

CONDENSATEURS CHIPS CERAMIQUE ASSEMBLES CLASSE 2

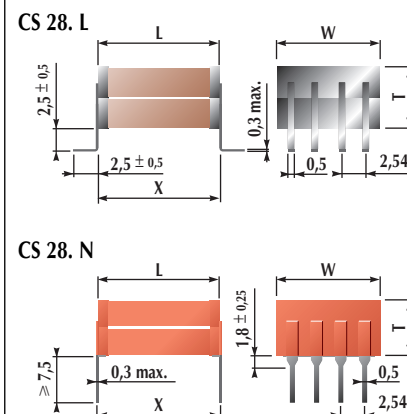
STACKED CERAMIC CHIP CAPACITORS CLASS 2

RoHS = W
Voir / See Page 9CS 281 (L-N) à/to
CS 288 (L-N)

Appellation commerciale / Commercial type																										Code des valeurs de C _k Capacitance value coded	Tolérances sur capacité Tolerance on capacitance			
	CS 281 L-N	CS 282 L-N	CS 283 L-N	CS 284 L-N	CS 285 L-N	CS 287 L-N	CS 288 L-N																							
Dimensions / Dimensions (mm)																														
L ±1	7±0,5	8,4±0,5	10,16	13,7	16,5	28,5	39,5																							
W ±1	6,35±0,5	8,4±0,5	10,16	10,16	15,2	21	19,2																							
X	7,62	8,9	11,43	14	17,78	29,21	40,64																							
Nb. connex.	2	3	4	4	6	6	6																							
T max.	10 15 20 25																													
Tension nominale / Rated voltage																														
U _{RC} (kV)	1	2	3	1	2	3	1	2	3	4	1	2	3	4	5	1	2	3	4	5	7,5	10	1	2	3	4	5	7,5	10	
8,2 nF																														822
10																														103
12																														123
15																														153
18																														183
22																														223
27																														273
33																														333
39																														393
47																														473
56																														563
68																														683
82																														823
100																														104
120																														124
150																														154
180																														184
220																														224
270																														274
330																														334
390																														394
470																														474
560																														564
680																														684
820																														824
1 F																														105
1,2																														125
1,5																														155
1,8																														185
2,2																														225
2,7																														275
3,3																														335
3,9																														395
4,7																														475
5,6																														565
6,8																														685
8,2																														825
10																														106
12																														126
15																														156

2 pavés / chips 3 pavés / chips 4 pavés / chips 5 pavés / chips

2 pavés / chips
3 pavés / chips
4 pavés / chips
5 pavés / chips



CARACTERISTIQUES

Diélectrique	Céramique classe 2
Technologie	Chips multicouches
Catégorie climatique	55/125/56
Température d'utilisation	- 55°C + 125°C
Tension nominale U _{RC}	1 000 V à 10 000 V
Tension de tenue	1,2 U _{RC}
Tangente δ à 1 kHz	≤ 250.10 ⁻⁴
Résistance d'isolement sous 500 V _{CC}	
pour C _R ≤ 25 nF	≥ 20 000 MΩ
pour C _R > 25 nF	≥ 500 MΩ.μF

MARQUAGE

Modèle	
Capacité	
Tension	
Date-code	

MAIN CHARACTERISTICS

Dielectric	Ceramic class 2
Technology	Multilayer chips
Climatic category	55/125/56
Operating temperature	- 55°C + 125°C
Rated voltage U _{RC}	1 000 V to 10 000 V
Test voltage	1,2 U _{RC}
Tangent δ at 1 kHz	≤ 250.10 ⁻⁴
Insulation resistance under 500 V _{DC}	
for C _R ≤ 25 nF	≥ 20 000 MΩ
for C _R > 25 nF	≥ 500 MΩ.μF

MARKING

Model	
Capacitance	
Voltage	
Date-code	

Exemple de codification à la commande / How to order

Appellation commerciale Commercial type	W : RoHS W : RoHS	Tolérance Tolerance
CS 281 — 39 nF 20 % 2000 V		
L, N : Terminaisons "DIL"	Capacité Capacitance	Tension nominale Rated voltage
L, N : "DIL" leads		